**SISTEMAS DIGITALES I**

**SESIÓN PRÁCTICA # 1**

**RESULTADOS**

**Ejercicio 1**

1. Tabla de valores de verdad del circuito lógico con el C.I. 74LS04

|  |  |  |
| --- | --- | --- |
|  | Valor lógico de la entrada | Valor lógico de la salida |
| 1 |  |  |
| 2 |  |  |

Tabla #1

1. ¿Con qué lógica está trabajando?

Positiva o Negativa

**Ejercicio 2**

1. Captura del circuito

Captura del circuito

1. Tabla de valores de verdad para el ejercicio 2

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Interruptor A | Interruptor B | Valor lógico A | Valor lógico B | Valor lógico S |
| Abierto/Cerrado | Abierto/Cerrado |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |

Tabla #2

**Ejercicio 3**

1. Entradas y Salidas

Entradas: Registre aquí su respuesta y borre este comentario.

Salidas: Registre aquí su respuesta y borre este comentario.

Modifique la tabla 3 acorde a sus necesidades y borre este comentario.

|  |  |  |
| --- | --- | --- |
| Input1 | Input2 | Output1 |
|  |  |  |
|  |  |  |
|  |  |  |
|  |  |  |

Tabla #3

1. Descripción del circuito a utilizar

Registre aquí su respuesta y borre este comentario. La descripción del circuito debe incluir la función lógica booleana que se está utilizando para solucionar el problema.