

LABORATORIO DE SISTEMAS DIGITALES II
PRESENTACIÓN DEL INFORME CORRESPONDIENTE AL AVANCE 2

Se deberá presentar un informe en formato **PDF**, con las capturas y descripción detallada de:

1. Código completo en **VHDL de la MSS**.
2. **Diagrama de Bloques** exportado en Quartus.
3. **Diagrama de tiempo** de la **MSS** simulado en Quartus.
4. **Diagrama de tiempo** del **proyecto** simulado en Quartus.

Además, el prototipo al menos 50% funcional (conexiones y maqueta).

Se debe explicar el avance de forma verbal al profesor en la semana de entrega.