**SISTEMAS DIGITALES II**

**SESIÓN PRÁCTICA # 2**

**RESULTADOS**

**PREGUNTAS:**

1. **Realice una descripción, con detalle, de lo que hace el circuito de manera física y adjunte una imagen indicando las salidas encendidas.**
2. **Determine el diagrama de estados de la MSS codificada en lenguaje de descripción de hardware VHDL. No tomar en cuenta el vector de salida ESTADOS.**
3. **Realice una descripción de la función que realiza la señal CLOCK\_MSS y los bloques: divisor de frecuencia y Antirebote.**
4. **¿Por qué la máquina secuencial sincrónica propuesta es modelo Moore? Explique.**
5. **¿En qué afectaría si la máquina secuencial sincrónica hubiera sido modelo Mealy? Realice la codificación de las salidas en VHDL necesaria para que sea una máquina secuencial sincrónica modelo Mealy.**

**CONCLUSIONES / RECOMENDACIONES** (mínimo 2 por cada una)