**SISTEMAS DIGITALES II**

**ACTIVIDAD #3**

**CAPÍTULO DEL CURSO:** CIRCUITOS SECUENCIALES SINCRÓNICOS

**TEMA DE LA ACTIVIDAD:** IMPLEMENTACIÓN DEL CONVERTIDOR ANALÓGICO-DIGITAL (ADC), Y LA MODULACIÓN POR ANCHO DE PULSO UTILIZANDO LENGUAJE DE DESCRIPCIÓN DE HARDWARE

**Preguntas:**

* + - 1. **Realice una captura con la adquisición de datos del bloque PWM en SIGNALTAP.**
      2. **Realice una breve descripción acerca de la función del circuito de la práctica.**
      3. **¿A qué frecuencia está tomando muestras en el SIGNALTAP, y a qué frecuencia está trabajando el bloque PWM?**
      4. **¿Qué protocolo de comunicación utiliza el bloque ADC y a qué frecuencia realiza el muestreo de la señal analógica?**

**CONCLUSIONES / RECOMENDACIONES (**Mínimo 2 por cada una**):**

Click or tap here to enter text.