**SISTEMAS DIGITALES II**

**SESIÓN PRÁCTICA # 4**

**RESULTADOS**

**PREGUNTAS:**

1. De la ventana **Compilation Report/Flow Summary** generada durante la compilación determine qué número y porcentaje de **Elementos Lógicos** de la FPGA han sido utilizados por el circuito:

**# LEs= % LEs utilizados =**

1. Realice capturas del circuito funcionando en la tarjeta, tanto de la ventana de In-System Sources and Probes Editor como de la FPGA conectada a la computadora. Explique cada captura.
2. Analice el diagrama de bloques de la Figura 6 y explique para qué sirve cada componente en el sistema digital.
3. ¿Cuál es la frecuencia a la que está trabajando el Sistema y por qué?, ¿Qué debería modificar para trabajar a la frecuencia de 50Mhz de la tarjeta? ¿Los botones trabajarían correctamente? Explique con detalle.
4. Indique las características principales de un sistema digital. ¿Este sistema digital podría formar parte de otro sistema digital? Explique con detalle y qué haría para integrarlo en otro sistema.

**CONCLUSIONES/RECOMENDACIONES (**Describa 2 conclusiones y 2 recomendaciones que tengan relación con la práctica elaborada**):**

Conclusiones:



Recomendaciones: